

Таблица 1. Условия перевода МК НС908 в отладочный режим работы по универсальному алгоритму						
Тип МК	$f_{\text{ХЛКС}}$ МГц	Линии портов, используемые для ввода в отладочный режим				
		РТх1=1 (MOD0)	РТх2=0 (MOD1)	РТх3	РТх4	РТх5=1 Двухнаправленный однопроводной интерфейс
MC68HC908JL3		РТВ1	РТВ2	РТВ3	x	РТВ0
MC68HC908JK3		Порт I/O или вход АЦП	Порт I/O или вход АЦП	Порт I/O или вход АЦП		Порт I/O или вход АЦП
MC68HC908JK1	4,9152 9,8304			0 1		
MC68HC908MR32		РТС3	РТС4	РТС2	x	РТА0
MC68HC908MR16	4,9152 9,8304	Порт I/O	Порт I/O	Порт I/O 0 1		Порт I/O
MC68HC908MR8	4,000	РТВ0 Порт I/O или RxD модуля SCI Линия двухпроводного интерфейса в режиме отладки	РТВ1 Порт I/O или TxD модуля SCI Линия двухпроводного интерфейса в режиме отладки	x	x	x
MC68HC908GP32	4,9152 9,8304	РТС0 Порт I/O	РТС1 Порт I/O	РТС3 Порт I/O 0 1	РТА7=0 Порт I/O или вход КВИ	РТА0 Порт I/O или вход КВИ
MC68HC908SR12	4,9152 9,8304	РТА1 Порт I/O или вход АЦП	РТА2 Порт I/O или вход АЦП	РТС1 Порт I/O или выход PWM 0 1	x	РТА0 Порт I/O или вход АЦП
MC68HC908KX2	9,8304	РТВ0	РТВ1	РТА1=0	x	РТА0
MC68HC908KX8		Порт I/O или вход АЦП	Порт I/O или вход АЦП	Порт I/O или вход КВИ		Порт I/O или вход КВИ
MC68HC908JB8	3,00 6,00	РТА1 Порт I/O или вход КВИ	РТА2 Порт I/O или вход КВИ	РТА3 Порт I/O или вход КВИ 0 1	x	РТА0 Порт I/O или вход КВИ
MC68HC908GR8	9,8304	РТВ0	РТВ1	РТА1=0		РТА0
MC68HC908GR4		Порт I/O или вход АЦП	Порт I/O или вход АЦП	Порт I/O или вход КВИ		Порт I/O или вход КВИ